|  |  |  |
| --- | --- | --- |
| **MEMORIA** | **CARACTERÍSTICAS TÉCNICAS** | **IMAGEN** |
| **SIIMM** | Puede contener desde 30 o 72 contactos, las dos muescas en la arista una lateral y una central, la capacidad de almacenamiento es: 1 MB, 2 MB, 4 MB, 8 MB, 16 MB, 32 MB, 64 MB, 128 MB para 72 contactos y 256 KB, 1 MB, 4 MB, 16 MB para 30 contactos. Velocidad que alcanza 17ns 60 MHz 15ns 66Mhz, 13ns 80 MHz 10ns 100Mhz, 8.3ns 120 MHz 7.5ns 133Mhz,adoptando una posición perpendicular a esta | [http://tbn1.google.com/images?q=tbn:A8zNggO8FSTZ1M:http://www.hitech-solutions.com/images/products/72pin_simm.jpg](http://images.google.com.mx/imgres?imgurl=http://www.hitech-solutions.com/images/products/72pin_simm.jpg&imgrefurl=http://johana-placabasetec.blogspot.com/&usg=__g6y8OYnNOqtaM7ZVhJztWbecUfs=&h=300&w=300&sz=36&hl=es&start=2&um=1&tbnid=A8zNggO8FSTZ1M:&tbnh=116&tbnw=116&prev=/images?q=SIMM&hl=es&um=1) |
| **DIMM** | Contiene 168 contactos, las muescas se encuentran situadas en las aristas de los contactos, en la parte central y otra un poco mas hacia el lateral, su velocidad es de 100Mhz, 256mb pc333Mhz, 256Mb pc400Mhz, y su capacidad es de 64, 128, 256 y 512 MB (megabytes) y de 1, 2 o más gigabytes, una característica es que es un pequeño circuito impreso que contiene chips de memoria y se conecta directamente en ranuras de la placa base. | [http://upload.wikimedia.org/wikipedia/commons/thumb/2/24/PC133a.JPG/180px-PC133a.JPG](http://es.wikipedia.org/wiki/Archivo:PC133a.JPG) |
| **SDRAM** | Se comercializó en módulos de 32, 64, 128, 256 y 512 MB, oscilaban entre los 66 y los 133 MHz, cada uno con 512 Mb de almacenamiento, y cada uno contribuye a la 8 bits de memoria DIMM de 64 - o 72-bits de ancho, mejoro la velocidad siendo su ritmo de trabajo igual a la velocidad de Bus (FSB) es decir que tienen la a capacidad de trabajar a la misma velocidad de mother al que se conectan. Sus muescas se encuentran en la parte central y uno de lado lateral izquierdo, 168 contactos. | [http://tbn0.google.com/images?q=tbn:43784LDArgcAWM:http://www.elmundodelpc.com.ar/mpcweb/up/MEMSDRAM.jpg](http://images.google.com.mx/imgres?imgurl=http://www.elmundodelpc.com.ar/mpcweb/up/MEMSDRAM.jpg&imgrefurl=http://www.elmundodelpc.com.ar/mpcweb/prodtempl/subr.php?id_subr=24&usg=__p5lVHlSfWIHXknEjfEXVe1YIaXE=&h=677&w=800&sz=55&hl=es&start=1&um=1&tbnid=43784LDArgcAWM:&tbnh=121&tbnw=143&prev=/images?q=MEMORIA+SDRAM&hl=es&sa=N&um=1) |
| **RIMM** | 184contactos, permite velocidades de transferencia de 600 y 800 MHz. Hay módulos de 64Mb, 128Mb y 256Mb, la máxima cantidad total de memoria va desde los 64Mb hasta 1Gb por canal, tienen el mismo tamaño que los DIMM y han sido diseñados para soportar SPD, también hay RIMM de doble cara o de una cara, las muescas se localizan dos en el centro y una de cada lado. | [http://tbn3.google.com/images?q=tbn:-CH3_qjWXdz71M:http://www.computermemoryoutlet.com/Repository/ProductImages/0/CMO-RAM800ECC.jpg](http://images.google.com.mx/imgres?imgurl=http://www.computermemoryoutlet.com/Repository/ProductImages/0/CMO-RAM800ECC.jpg&imgrefurl=http://www.computermemoryoutlet.com/CMO12646.htm&usg=__jsq8F5P_pN8x9IEJpO3fIdw8vsE=&h=430&w=800&sz=85&hl=es&start=3&um=1&tbnid=-CH3_qjWXdz71M:&tbnh=77&tbnw=143&prev=/images?q=rimm&hl=es&sa=N&um=1) |
| **SODIMM** | Contando con 144 contactos, 200 MHz hasta 800 MHz PC2-6400 y 1066 MHz PC2-8500 se están haciendo disponibles, 512 MB, 1GB, etc., variando tanto la distancia de la muesca de control al lateral derecho como el número de contactos, su tamaño, ya que en cuanto a avances y tecnología suelen ir prácticamente a la par que los módulos de memoria para PC. | http://www.configurarequipos.com/imgdocumentos/Jmemport/sodimm.jpg |
| **RAMBUS** | Velocidades 300, 356,400Mhz (16 bits) 533 y 600Mhz (32 bits), capacidad de 128,512, y 1 GB. Las muescas se encuentran en dos en el centro, y 184 contactos. Debido a sus altas frecuencias de trabajo requieren de difusores de calor | http://www.uv.es/~barthe/varios/rambus.jpg |
| **DDR** | DDR 184 contactos (80+104), una muesca en el centro, , capacidad de 512, 1, GB etc. 200-400 MHz, Los zócalos DDR2 no aceptan DIMM DDR1 y la cantidad de pines y las señales electrónicas entre DDR(1) y DDR(2). | http://www.uv.es/~barthe/varios/ddr.jpg |
| **DDR2** | DDR2 240 contactos (112+128), una muesca en el centro, 533-1200 MHz, 1y 2 GB etc., Los zócalos DDR2 no aceptan DIMM DDR1 y los zócalos DDR1 no aceptan DIMM DDR2. | http://www.uv.es/~barthe/varios/ddr2.jpg |
| **DDR3** | DDR3 240 contactos (96+144), una muesca en el centro, 16 GB, 800-2600 MHz, transferencias de datos ocho veces mas rápido, entonces permitiendo velocidades pico de transferencia y velocidades de bus más altas que las versiones DDR anteriores. | http://www.uv.es/~barthe/varios/ddr3.jpg |

|  |
| --- |
|  |